

# テラヘルツ帯で動作するトランジスタ実現に向けた均一性に優れるグラフェン作製法

Uniform Epitaxial Growth of Graphene for High-Frequency Transistors in Terahertz

**三橋 史典\*** Fuminori Mitsuhashi **岡田 政也** Masaya Okada **舘野 泰範** Yasunori Tateno



中林 隆志 Takashi Nakabayashi

グラフェンは、次世代の高速・大容量無線通信用途のデバイス材料として注目されている。我々は、グラフェンをデバイス製造に適用 すべく、SiC基板から作製したグラフェン品質の面内分布を改善する新製法の開発を進めてきた。この製法は、C面6H-SiC基板上に SiCスパッタ膜を成膜したウエハを高温で加熱し、グラフェンを作製する製法である。本製法で作製したグラフェンをラマン分光法に よるマッピングおよび低エネルギー電子顕微鏡観察で評価した結果、75µm×75µmの領域の95%が同一層数の2層グラフェンで占め られている事が分かり、非常に優れた層数均一性を実証した。我々は、層数均一性に優れる本製法が従来のグラフェンを作製する方法 に比べテラヘルツ帯で動作するトランジスタ作製に適した有力な製法であると考えている。

The authors have developed a novel method for the fabrication of uniform epitaxial graphene on SiC substrates. Graphene was grown on the C-face 6H-SiC substrates with a sputtered SiC film by annealing at high temperatures. Observation using Raman mapping and low-energy electron microscopy revealed that 95% of this graphene consisted of two layers on the fractional area of a  $75 \times 75 \,\mu$ m square. This is quite high compared to that of graphene grown with the conventional method without sputtered SiC films. The new method is therefore more likely to be suitable for the creation of high frequency wireless devices.

キーワード:グラフェン、SiC、テラヘルツ、スパッタ(膜)

# 1. 緒 言

近年無線通信では、通信容量が飛躍的に増大し続けており、数年後には100Gbit/sの通信速度が必要と考えられている。それに伴い無線通信用デバイスの高周波化が求められており、100Gbit/sの通信速度を実現するには、テラへルツ帯で動作するトランジスタが必要と言われている。

この無線通信デバイス用材料の候補の一つとしてグラフェンが注目を集めている。グラフェンは、炭素原子を2次元的に蜂の巣格子状に配置した特異的な構造を持つ材料である<sup>(1)~(6)</sup>。この特異的な構造により、200,000cm<sup>2</sup>/Vsという非常に高い移動度が理論的に予測され、実際に半導体材料を大幅に上回る高い移動度が報告されている<sup>(2)</sup>。この特性により、10,000cm<sup>2</sup>/Vs以上の高い移動度が求められるテラヘルツ帯で動作するトランジスタ用材料としての応用が期待されている。

グラフェンの作製方法は、初期に開発された剥離転写 法<sup>(1)</sup>等いくつか存在する。しかし、その多くが転写工程を 必要とすることから、工程数の増加と転写の難易度の高さ により、工業的実用性に問題を抱えている。そのため、唯 一転写工程を必要としない、炭化ケイ素(SiC)基板を熱分 解しグラフェンを作製するエピグラフェン法が注目されて いる<sup>(7)</sup>。エピグラフェン法で作製したグラフェンはSiC基板

のカーボン (C) 面<sup>\*1</sup>で作製した場合とシリコン (Si) 面<sup>\*2</sup> で作製した場合で特性が大きく異なる。SiC基板のC面に作 製したグラフェンは、Si面に作製したグラフェンに比べ、 移動度を低下させるバッファー層が形成されないために、 高い移動度を得られる特徴を有する<sup>(7)</sup>。一方で、SiC基板の C面の分解反応性が高いことにより、グラフェンが多層化 し、グラフェン層数と結晶品質の面内不均一性が大きい欠 点がある(7)。この欠点を解決し、層数の低減と面内均一性 を向上させるために、我々はグラフェンを形成する原料と なるSiCとグラフェン形成時に結晶配向性を引き継がせる 下地基板部分とを区別して作製するコンセプトの下、新製 法の開発を行った。この製法では、C面SiC基板上にSiCス パッタ膜を成膜し、このスパッタ膜をグラフェン化するこ とで層数の制御性と均一性の向上を狙った。本論文では、 その研究結果としてSiCスパッタ膜から作製したグラフェ ンがグラフェン層数の均一性に優れていることについて報 告する。

# 2. グラフェンの作製および評価方法

基板は、C面6H-SiC基板を用い、グラフェン作製は、高 周波誘導加熱法により、Ar雰囲気、大気圧条件下にて実施 した。加熱は1400~1900℃、1~30分間保持で行った。 また、比較のためSiC基板からそのまま作製したグラフェ ンとSiCスパッタ膜から作製したグラフェンの両方を作製 した。SiCスパッタ膜の成膜にはRFマグネトロンスパッタ 法を用いた。

作製したグラフェンは、光学顕微鏡、原子間力顕微鏡 (AFM) で表面観察を行い、グラフェンの結晶性、層数分 布の評価には、ラマン分光法、透過電子顕微鏡(TEM)、低 エネルギー電子顕微鏡(LEEM)、低速電子線回折(LEED) を用いた。電気特性評価としてHall測定を実施した。

# 3. SiCスパッタ膜からのグラフェン形成

# 3-1 グラフェンの結晶品質

まず、SiCスパッタ膜から作製したグラフェンの結晶品質 を確認するため、C面SiC基板から作製したグラフェンと SiCスパッタ膜から作製したグラフェンをラマン分光法と 断面TEMで比較を行った。図1にそれぞれのラマン分光ス ペクトルを示す。どちらのサンプルもグラフェンの存在を 示すGおよびG'の明確なピークを示した。加えて、図2に 示すように両サンプルのグラフェンは2~3層のグラフェン で形成されていることが断面TEMの結果より判明した。以 上の結果よりSiCスパッタ膜から作製したグラフェンが、



図1 (a) C面 SiC 基板から作製したグラフェンと (b) SiC スパッタ膜から作製したグラフェンのラマンスペクトル





従来のSiC基板から作製したグラフェンと同等の良好な結 晶品質を有していることがわかった。

### 3-2 SiCスパッタ膜の膜厚依存性

次にグラフェン品質状態へのSiCスパッタ膜の膜厚依存 性を調べるため、SiCスパッタ膜の膜厚を1~5nmまで変 化させグラフェン化を行い、比較した。図3に各サンプル の透過光学顕微鏡像を示す。透過光学顕微鏡では、サンプ ルに光を透過させた際のグラフェンによる光の吸収量がグ ラフェンの層数に依存した濃淡のコントラストを示し、グ ラフェンの層数が多いほど暗いコントラストを示し、グ ラフェンの層数が多いほど暗いコントラストとなる。図3 の透過光学顕微鏡像を比較するとSiCスパッタ膜3nmの膜 厚から作製したグラフェンでは、コントラストゆらぎが小 さく、その他のグラフェンではコントラストゆらぎが大き いことがわかる。この結果から、膜厚3nmのSiCスパッタ 膜から作製したグラフェンの層数分布が最も均一であるこ



図3 (a) C面 SiC基板および SiCスパッタ膜
(b) 1nm、(c) 3nm、(d) 5nm から作製したグラフェンの
透過光顕微鏡像

とがわかった。また、1nmのスパッタ膜から作製したグラ フェンはSiC基板から作製したグラフェンと同様のコント ラストを示しており、1nmではスパッタ膜がSiC基板を完 全に覆いきれずスパッタ膜の効果が表れなかったものと考 えられる。一方、5nmのSiCスパッタ膜から作製したグラ フェンでは、他のサンプルとは異なる大きなコントラスト ゆらぎを示しており、5nmのSiCスパッタ膜ではグラフェ ン形成には厚すぎてSiC基板の結晶配向性を引き継ぐこと ができずグラフェンの層数が不均一化したものと考えられ る。以上の結果より我々は均一なグラフェン形成にはSiC スパッタ膜厚3nmが最適であることを明らかにした。

### 3-3 グラフェンの均一性

SiCスパッタ膜の膜厚最適化を行って作製したグラフェ ンの層数を評価するため、ラマン分光法によるマッピング とLEED、LEEMを実施した。図4にSiCスパッタ膜から作 製したグラフェンのLEED像を示す。非常に明確な六角形 のスポットパターンを示しており、SiCスパッタ膜から作 製したグラフェンは、複数層の方位が揃って積層した規則 的な結晶配向 (Bernal 積層<sup>\*3</sup>) をしていることがわかる。 通常、C面SiC基板から作製したグラフェンでは複数層の 方位がランダムに回転し積層される(non-Bernal積層) 構造を持ち、不均一な積層構造となるが、SiCスパッタ膜 から作製したグラフェンは、面内で一様に規則的なBernal 積層となり、グラフェンの結晶品質の面内均一性が高い。 図5にSiC基板から作製したグラフェン(a)とSiCスパッタ 膜から作製したグラフェン (b) のラマンスペクトルのG' ピーク強度によるマッピング結果を示す。G'ピーク強度が グラフェンの層数と結晶品質に依存すると仮定した場合、 75µm×75µmサイズ内でSiCスパッタ膜から作製したグ ラフェンは従来のSiC基板から作製したグラフェンに比べ 結晶品質と層数の面内均一性が非常に優れていることがわ かる。ラマンマッピングから同一層数が占める面積を推定 すると、約95%であった。次にSiCスパッタ膜から作製 したグラフェンのLEEM像を図6に示す。LEEMでは、各 観察箇所の反射スペクトルからグラフェンの層数を正確に 算出し、層数分布を観察画像として示すことができる<sup>(8)</sup>。



図4 SiCスパッタ膜から作製したグラフェンのLEED像

図6のLEEM像では、暗い部分(b)が1つのディップを持つ反射スペクトルを示しているため1層グラフェンに対応し、明るい部分(c)では2つのディップを持つ反射スペクトルを示していることから2層グラフェンに対応している。 図6(a)からわかるように直径75µmの観察範囲内で層数は



図5 (a) C面 SiC 基板および (b) SiC スパッタ膜から作製した グラフェンのラマンスペクトル G'ピーク強度のマッピング像



図6 (a) LEEM像 (直径75µm) とLEEM像の (b) 暗、(c) 明部分の 反射スペクトル像

主に2層で占められており、ところどころ1層グラフェンが 存在していることがわかる。以上の結果からSiCスパッタ 膜から作製したグラフェンが非常に均一な層数分布を持つ ことを示した。

### 3-4 グラフェンの電気特性

SiCスパッタ膜から作製したグラフェンの電気特性を調べるため、Hall測定を実施した。その結果、SiCスパッタ膜から作製したグラフェンは、95,000cm<sup>2</sup>/Vs(n型、キャリア濃度:1.5×10<sup>10</sup>cm<sup>-2</sup>)という高い移動度を示した。高い移動度は、グラフェンの移動度とキャリア濃度依存性から<sup>(9)</sup>、非常に低いキャリア濃度が要因と考えている。SiCスパッタ膜から作製したグラフェンが低キャリア濃度を示す要因については現状では解明できていないものの、スパッタ膜が基板表面を覆うことにより基板からのドープが抑制されたためと推察している。

# 4. グラフェン形成のメカニズム

最後にSiCスパッタ膜から作製したグラフェンの形成メ カニズムについて議論する。

図7にSiC基板から作製したグラフェン(a)とSiCスパッ タ膜から作製したグラフェン(b)のAFM像を示す。どち らのグラフェンもC面に作製したグラフェンで特徴的に見 られる網目状の凸形状(皺、図7で白いすじのこと)が確 認できるが、その間隔と原子層ステップのサイズに大きな







図8 C面SiC基板から作製したグラフェンの形成モデル

違いがあることがわかる。SiC基板から作製したグラフェ ンでは、原子層ステップの間隔が1~5µm程度に対し、SiC スパッタ膜から作製したグラフェンの原子層ステップの間 隔は1µm以下と非常に小さくなっていることがわかる。こ の結果をもとに我々は次のようなグラフェン形成モデルを 構築した。

図8に、SiC基板上に作製したグラフェンの形成モデル を示す。過去の研究報告よりC面SiC基板から作製したグ ラフェンの発生起点は結晶欠陥等の場合があるものの基本 的にはランダムである<sup>(7)</sup>。これら不特定の起点から発生し たグラフェンはそれぞれの起点から層数を増やしつつグラ フェンの形成範囲を拡大させていき(b)、起点から発生し たそれぞれのグラフェンが合体、SiC基板の表面を覆い、 SiCの分解が停止しグラフェン形成が終了する(c)。

一方、SiCスパッタ膜から作製したグラフェンの形成モ デルを図9に示す。SiCスパッタ膜から作製したグラフェン では、スパッタ膜が多結晶ライクな状態(a)であるため、 SiCの熱分解、つまりグラフェンの発生起点となる結晶欠 陥が非常に多く存在している。これら結晶欠陥を発生起点 としたグラフェンはそれぞれの起点の間隔がSiC基板から 作製した際に比べ非常に近接しており(b)、急速に基板表 面をグラフェンが覆うことで各起点からの分解によるグラ フェン形成拡大範囲が小さくなり、少数層でグラフェン形 成が完了する(c)。そのため、SiC基板に比べ少数層でグラ フェン形成を行うことができ、層数分布を均一化できたと 考える。



図9 SiCスパッタ膜から作製したグラフェンの形成モデル

# 5. 結 言

我々は、均一性に優れたグラフェン作製法としてSiCス パッタ膜を用いた新製法を開発した。このグラフェン作製 方法では、SiCスパッタ膜の最適膜厚は3nmであり、この 製法で作製されたグラフェンは、同一層数の2層グラフェ ンが75μm×75μmサイズ内に95%存在するという高い層 数均一性を示した。また、95,000cm<sup>2</sup>/Vsと非常に高い移 動度も実証した。本製法で得られた2層グラフェンは、バ ンドギャップを生じ、トランジスタ作製に適していると考 えられている<sup>(10)</sup>。我々は、本製法がテラヘルツ帯で動作す るトランジスタに適したグラフェン作製法となると考えて いる。

# 6. 謝辞

実験にご協力いただいた東北大学電気通信研究所未光眞 希教授、吹留博一准教授、長澤弘幸客員教授(当時)の方々 に感謝する。

本研究は、国立研究開発法人新エネルギー・産業技術総 合開発機構の補助のもと実施された。

# 用 語 集 ·

### ※1 C面

SiC基板は極性を持つ結晶であり、C面は(000-1)面側を 指す。

## ※2 Si面

SiC基板は極性を持つ結晶であり、Si面は(0001)面側を 指す。

### ※3 Bernal積層

グラフェンが規則的にABAB積層した状態を示す。

### 

- Novoselov K. S, Geim A. K, Morozov S. V, Jiang D, Zhang Y, Dubonos S. V, Grigorieva I. V, and Firsov A. A, *Science* 305 666 (2004)
- (2) Novoselov K. S, Geim A. K, Morozov S. V, Jiang D, Zhang Y, Dubonos S. V, Grigorieva I. V, and Firsov A. A, *Nature* **438** 197 (2005)
- (3) Zhang Y, Tan Y-W, Stormer H. L. and Kim P, *Nature* **438** 201 (2005)
- (4) Novoselov K. S, Fal' ko V. I, Colombo L, Gellert P. R, Schwab M. G and Kim K, Nature 490 192 (2012)
- (5) Morozov S. V, Novoselov K. S, Katsnelson M. I, Shedin F, Elias D. C, Jaszczak J. A. and Geim A. K, *Phys. Rev. Lett.* **100** 016602 (2008)
- (6) Geim A. K. and Novoselov K. S, Nature Mater. 6 183 (2007)
- (7) W. Norimatsu and M. Kusunoki J. Phys. D: Appl. Phys. 47 09401 (2014)
- (8) H. Hibino, H. Kageshima, F. Maeda, M. Nagase, Y. Kobayashi, Y. Kobayashi, and H. Yamaguchi, *e-J. Surf. Sci. Nanotech* 6 107 (2008)
- (9) J. L. Tedesco, B. L. VanMil, R. L. Myers-Ward, J. M. McCrate, S. A. Kitt, P. M. Campbell, G. G. Jernigan, J. C. Culbertson, C. R. Eddy Jr. and D. K. Gaskill, *Appl. Phys. Lett.* **95** 122102 (2009)
- (10) Yuanbo Zhang, Tsung-Ta Tang, Caglar Girit, Zhao Hao, Michael C. Martin, Alex Zettl, Michael F. Crommie, Y. Ron Shen and Feng Wang, *Nature* **459** 820 (2009)

\_........

執筆	者一			
三橋	史典*	:伝送デバイス研究所		
岡田	政也	: 伝送デバイス研究所 博士 (工学)	主査	(1) (1)
舘野	泰範	:伝送デバイス研究所	主席	6.6
上野	昌紀	: 伝送デバイス研究所 博士(理学)	部長	
中林	隆志	:伝送デバイス研究所	部長	6

\*主執筆者